

MINISTERIO DE INDUSTRIA  
REGISTRO DE LA PROPIEDAD INDUSTRIAL



ESPAÑA

- 2 MAYO 1978

**CONCEDIDA**

PATENTE DE INVENCION

462574

ES

11  
21

NUMERO  
462.574

AI

22

FECHA DE PRESENTACION  
23-Setiembre-1977

30 PRIORIDADES: 31 NUMERO 76/28776	32 FECHA 24-9-76	33 PAIS Francia
--	---------------------	--------------------

47 FECHA DE PUBLICIDAD	51 CLASIFICACION INTERNACIONAL H049	62 PATENTE DE LA QUE ES DIVISIONARIA
------------------------	--	--------------------------------------

54 TITULO DE LA INVENCION  
"UNIDAD DE SEÑALIZACION PARA CENTRAL TELEFONICA"

71 SOLICITANTE (S)  
LE MATERIEL TELEPHONIQUE (102/508.5/jb)

DOMICILIO DEL SOLICITANTE  
46 quai Alphonse Le Gallo, 92103 BOULOGNE-BILLANCOURT, Francia

72 INVENTOR (ES)  
Bernard Michel Henri Depouilly y Edouard Marie Jean Anne Ignace Issenmann

73 TITULAR (ES)

74 REPRESENTANTE  
ALBERTO DE ELZABURU MARQUEZ (P.- 66.748)

**POOR  
QUALITY**

1 El invento se refiere a una unidad de señaliza-  
ción para central telefónica que incluye un órgano de  
mando, unidad destinada a cambiar informaciones de seña-  
lización procedentes de una unión para señales de impulsos  
5 codificados, llamada unión MIC, y que se presentan en  
forma de multipletes que son colocados en tramas y que son  
identificados por un código de emplazamiento para definir  
su colocación con relación a un multiplete de sincroniza-  
ción, y provista de una memoria de recepción para almace-  
10 nar los multipletes de señalización que proceden de la  
unión MIC y para hacerlos disponibles, en hilos de explo-  
ración, al órgano de mando, y de una memoria de emisión  
para almacenar los multipletes de señalización suministra-  
dos por hilos de distribución por el órgano de mando y  
15 para permitir su emisión en la unión MIC.

Aparte de las informaciones de señalización,  
sucede que pueden ser transmitidas otras informaciones del  
órgano de mando hacia la unidad de señalización. Este es  
el caso, por ejemplo, en que se tiene necesidad de veri-  
20 ficar el buen funcionamiento de esta unidad; se envían  
entonces ordenes para efectuar pruebas; una de estas prue-  
bas consiste en prever un ajuste, es decir, una conexión  
entre la memoria de emisión y la memoria de recepción para  
que los multipletes, a la salida de la memoria de emisión,  
25 sean registrados directamente en la memoria de recepción;  
si existe correspondencia entre lo que ha sido emitido y  
lo que ha sido recibido, la unidad de señalización es  
declarada en buen estado de funcionamiento.

El invento propone una unidad de señalización  
30 que puede recibir del órgano de mando informaciones

1 suplementarias, tales como órdenes de prueba sin necesitar  
para esto hilos diferentes de los hilos de distribución  
y de exploración.

5 Para ésto, conforme al invento, una unidad de  
señalización del tipo mencionado en el preámbulo es nota-  
ble porque, para recibir multipletes de informaciones  
suplementarias del órgano de mando, incluye un conjunto  
de descodificación, cuyas primeras entradas están unidas  
10 a los hilos de distribución adscritos a la transmisión de  
los multipletes de señalización, cuyas segundas entradas  
están unidas a los hilos de distribución adscritos a la  
transmisión de códigos de emplazamiento, y que suministra  
en su salida una señal de validación de información suple-  
mentaria para un código de emplazamiento que representa  
15 el emplazamiento del multiplete de sincronización y para  
un multiplete diferente del multiplete de sincronización.

La descripción siguiente, a la vista de los  
dibujos anejos, dado todo ello a título de ejemplo no  
limitativo, hará comprender bien cómo puede ser realizado  
20 el invento.

La figura 1 muestra cómo la unidad de señaliza-  
ción conforme al invento coopera con la central telefónica  
a la cual está unida.

25 La figura 2 muestra la organización de una  
multitrama de canales sobre una unión para señales con  
impulsos codificados.

La figura 3 muestra la distribución de los  
multipletes de señalización con relación al multiplete de  
sincronización.

30 La figura 4 muestra una unidad de señalización

1 realizada en la práctica.

5 En la figura 1, la referencia 1 muestra una central telefónica de un tipo descrito, por ejemplo, en el artículo "centrales locales METACONTA L de capacidad media", escrito por J.P.DARTOIS y aparecido en el número 3, volumen 4 de la "revista de telecomunicación". Esta central incluye una red de conmutación 3 que permite poner en relación diferentes empalmes 5 con diferentes puestos de abonados 7; todas las operaciones de puesta en relación son mandadas por un órgano de mando 9 formado, como se dice en el artículo citado, por dos calculadores que trabajan simultáneamente y repartiéndose el trabajo.

10 La central 1 está unida a una central distante 11 por una unión 13 para señales de impulsos codificados o unión MIC. Como la central 1 está concebida para conmutar señales analógicas, se ha previsto un equipo de transición 15 que, por una parte, suministra, por consiguiente, señales analógicas a la central 1 por hilos entrantes 17 a partir de las señales MIC de la unión 13 y que, por otra parte, codifica en señales MIC las señales analógicas disponibles en hilos salientes 17. Visto desde la central 1, este equipo se comporta como un empalme. Además, este equipo de transición 15 suministra, por una unión 19, las señales que representan multipletes de señalizaciones extraídos de la unión 13 e inserta, a la vuelta, en esta unión, multipletes de señalización disponibles en una unión 21.

25 Los hilos 19 y 21 unen el equipo de transición 15 a la unidad de señalización 23; esta unidad sirve de intercara entre el equipo 15 y el órgano de mando 9; inclu-

30

1 ye una memoria de recepción 25 para registrar los multi-  
pletos procedentes del hilo 19; esta memoria 25 es leída  
por el órgano 9. Por hilos de exploración 27A, el órgano 9  
emite un código de dirección, de tal manera que por hilos  
5 de exploración 27D aparece el multiplete contenido en la  
memoria 25 en el lugar indicado por el código de dirección.

La unidad de señalización incluye también una  
memoria de emisión 29. Por hilos de distribución 31D, el  
órgano 9 emite, en dirección a la unidad 23, multipletes  
10 de señalización acompañados de un código, cuyas señales  
son transmitidas por los hilos 31A, y que indica cómo colo-  
car, en las tramas de señales en la unión MIC, estos multi-  
pletos de señalización. Estas diversas tramas forman una  
multitrama cuya organización se muestra en la figura 2.  
15 Esta multitrama MTRM conforme a los avisos del C.C.I.T.T.  
se compone de dieciséis tramas TRM0, TRM1, ... TRM15. Estas  
tramas se descomponen, a su vez, en treinta y dos espacios  
de tiempos IT0, V1, V2, ... V15, IT16, V16, ... V30.

Los espacios de tiempo V1, V2, V15, V16, ..., V30  
20 están adscritos a la transmisión de octetos, que represen-  
tan informaciones de palabras. Estos espacios definen cada  
uno un canal; el espacio IT16 de la trama TRM0 incluye un  
primer semi-octeto de sincronización que comienza la multi-  
trama; los espacios de tiempo IT16 de las tramas TRM1 a  
25 TRM15 contienen dos semi-octetos relativos, cada uno, a la  
señalización de uno de los canales definidos por los inter-  
valos de tiempo V1 a V30. La figura 3 muestra cómo la  
distribución de estos semi-octetos de señalización es efec-  
tuada entre los diferentes canales; así, en el intervalo  
30 de tiempo IT16 de la trama TRM1, se encuentran dos semi-oc-

1 tetes SV1 y SV16 relativos a las señalización de las vías  
V1 y V16, en el IT16 de TRM2, se tienen los semi-octetes  
SV2 y SV17, y así sucesivamente, hasta el IT16 de la trama  
TRM15 en que se encuentran los semi-octetes SV15 y SV30.

5 En el intervalo de tiempo IT16 de la trama TRMO  
se encuentra un primer semi-octete formado por cuatro ele-  
mentos binarios de valor "0" y un segundo semi-octete que  
incluye especialmente un segundo elemento que, según su  
valor, permite señalar una alarma; los otros están dispo-  
10 nibles para diversas adscripciones. El código que define  
el emplazamiento de este octete de sincronización para la  
señalización es el código "0000", y los diferentes octetes  
de señalización están por este hecho afectados por un có-  
digo "0001", "0010" ... etc.

15 Según el invento, para recibir multipletes de  
informaciones suplementarias procedentes del órgano de  
mando 9, la unidad de señalización incluye un conjunto de  
descodificación 33 (figura 1), cuyas primeras entradas  
están unidas a los hilos de distribución 31D, cuyas segun-  
20 das entradas están unidas a los hilos 31A, y que suminis-  
tran, en su salida 34, una señal de validación de informa-  
ción suplementaria para un código de emplazamiento que  
representa el emplazamiento del multiplete de sincroniza-  
ción, es decir, un código "0000", y para un multiplete  
25 cuyos cuatros primeros elementos binarios son diferentes  
de "0".

30 En la figura 1, esta señal de validación aplica-  
da por medio de un inversor 35 impide el registro del  
octete presente en el hilo 31D. Pero, por el contrario,  
permite el registro de este octete en un registro 37; la

1 información así registrada puede ser utilizada para dife-  
rentes fines. En la figura 4, se muestra cómo esta infor-  
mación puede servir para efectuar pruebas de buen funciona-  
5 miento; en esta figura, los elementos comunes a los de la  
figura 1 llevan las mismas referencias.

En el caso práctico mostrado en la figura 4, el  
equipo de transición 15 (figura 1) suministra los octetes  
de sincronización y los octetes de señalización según el  
modo-serie por un hilo INFE de la unión 19 que reúne este  
10 equipo con la unidad 23; una primera señal de reloj, cuya  
frecuencia es igual a la frecuencia de aparición de los  
elementos binarios de los octetes, es llevada por el hilo  
H64KE de esta unión 19, y una segunda señal de reloj, cuya  
frecuencia es igual a la frecuencia de aparición de los  
15 octetes, es llevada por el hilo H8KE de esta misma unión.

Un registro de desplazamiento 50, cuya entrada  
de datos está unida al hilo INFE por medio de un conmutador  
52, cuya entrada para señales de desplazamiento está unida  
al hilo H64KE por medio de un conmutador 54, permite hacer  
20 la conversión serie-paralelo, de tal manera que en sus  
salidas-paralelas, aparece el octete a registrar en la  
memoria 25, siendo suministrado el código de dirección  
para designar el lugar de la memoria en que debe ser regis-  
trado este octete, por un contador 56.

25 Este contador 56 es puesto a cero por una señal  
de puesta a cero procedente de un descodificador 58; las  
entradas de este descodificador están unidas a cuatro  
primeras salidas-paralelas del registro 50, de tal manera  
que, cuando el semi-octete de sincronización está conte-  
30 nido en este registro, aparece la señal de puesta a cero.

1 La entrada de recuento del contador 56 está unido al hilo  
H8KE por medio de un conmutador 60. A cada cambio de su  
5 contenido, el contador 56 suministra por un hilo 57 un  
impulso de escritura que es aplicado en una de las dos  
entradas de un dispositivo 62; este dispositivo, cuya otra  
10 entrada está unida a un hilo 27L de los hilos de explora-  
ción 27, permite evitar los conflictos que sobrevienen  
cuando un impulso de escritura surge al mismo tiempo que  
el impulso de lectura procedente del órgano 9 (figura 1)  
15 por el hilo 27L; tal dispositivo 62 se describe en la  
solicitud de patente número 76 20 094 presentada el 1º de  
julio de 1976 a nombre de la solicitante. Este dispositivo  
62 permite, pues, por una parte, poner la memoria 25, bien  
en posición de lectura, bien en posición de escritura y,  
20 por otra parte, aplicar en las entradas de dirección de la  
memoria, por medio de un conmutador de código 64, el código  
que indica el emplazamiento de la memoria, en el cual  
se debe efectuar la lectura o la escritura.

20 Los octetes de sincronización y los octetes de  
señalización a transmitir por la unión 13 en dirección a  
la central distante 11, aparecen en forma-serie por el hilo  
INFS de la unión 21. El hilo INFS está unido por medio de  
un conmutador 66 a la salida-serie de un registro de des-  
25 plazamiento 68; este registro recibe en sus entradas para-  
lelas los datos procedentes de la memoria 29.

30 Un contador 70 suministra los códigos de direc-  
ciones para efectuar la lectura del contenido de la memo-  
ria 29. Este contador 70 progresa por impulsos elaborados  
por un divisor por ocho 71, cuya entrada está unida a la  
salida del conmutador 54. Lo mismo que para la memoria 25,

1 se ha previsto un dispositivo 72 que evita los conflictos  
debidos a la presencia simultánea de órdenes de lectura y  
de escritura. Este dispositivo 72 es idéntico al disposi-  
5 tivo 62, y su salida está unida, por una parte, al mando  
escritura-lectura de la memoria 29 por medio de una puerta  
"Y" 73 que recibe en otra entrada la señal de salida del  
inversor 35 y, por otra parte, al mando del conmutador 74,  
cuyas primeras entradas reciben el código suministrado por  
el contador 70. Una entrada del dispositivo 72 recibe una  
10 señal procedente del contador 70, que indica que el conte-  
nido de este contador ha cambiado, y la otra, una señal  
transmitida por el hilo 31E, que indica que el órgano 9  
quiere efectuar la inscripción de un octete en la memoria  
29 en el emplazamiento indicado por el código presente en  
15 los hilos 31A.

El conjunto de descodificación 33 se compone de  
una puerta "0" 76, cuyas cuatro entradas están unidas,  
respectivamente, a cuatro hilos de los hilos 31D, donde es  
susceptible de aparecer el semi-octete "0000" que carac-  
20 teriza el octete de sincronización; a la salida de esta  
puerta, se tendrá una señal de valor "1" para cualesquiera  
configuraciones de los códigos presentes en estos hilos,  
salvo para la configuración citada "0000". La puerta "NO-0"  
78 que forma parte del conjunto de descodificación 33,  
25 incluye cuatro entradas que están unidas a los hilos 31A;  
no suministra una señal de valor lógico igual a "1" más  
que si el código presente en los hilos 31A es "0000"; así,  
a la salida de una puerta "Y" 80, que constituye la salida  
34 del conjunto 33, no se tendrá una señal de validación  
30 igual a "1", más que si las dos condiciones citadas han

1        sido realizadas, es decir: presencia simultánea en los  
cuatro primeros hilos 31D de un código distinto de "0000"  
y en los hilos 31A, de un código cuya configuración es  
"0000". Esta señal de validación, como se ha visto ya,  
5        impide la inscripción en la memoria 29 pero, por el con-  
trario, provoca la inscripción del octete disponible en  
los hilos 31D en el registro 37.

Se propone, para la puesta en aplicación del  
invento, efectuar dos clases de pruebas de ajuste. Una  
10        primera prueba consiste en efectuar un ajuste total de la  
señalización, un segundo ajuste parcial, es decir, que  
solo un cierto octete de señalización que ocupa en la  
multitransmisión siempre la misma posición, será transmitido  
directamente hacia la memoria de recepción.

15        El tipo de prueba está definido por el primer  
semi-octete del octete de información suplementaria; un  
descodificador 82, cuyas entradas están conectadas a las  
cuatro primeras salidas-paralelas del registro 37, sumi-  
nistran las señales por hilos FTST3 y TST; una señal "1"  
20        en el hilo TST y una señal "0" en el hilo FTST3 indican  
que se va a efectuar un ajuste del octete, cuyo emplaza-  
miento está definido por el segundo semi-octete del octe-  
te de información suplementaria, y una señal "1" en el  
hilo FTST3, indica que se quiere efectuar el ajuste de  
25        todos los octetes. En un tercer hilo FTST1 puede aparecer  
una señal que, aplicada a un registro auxiliar 84, carga  
éste con los datos procedentes de la memoria 29. Las  
salidas-paralelas del registro 84 están unidas a las  
entradas-paralelas de un registro de desplazamiento 85;  
30        estos registros 84 y 85 son utilizados para emitir,

1 durante una operación de ajuste, un octete determinado  
hacia la central distante, en lugar del que será ajustado;  
la entrada de cambio del registro 85, lo mismo que la del  
registro 68, está unida a la salida del divisor 71.

5 El octete que está almacenado en el registro 84  
procede de un lugar de la memoria indicada por el código  
de dirección contenido en el registro 37; este código es  
transmitido a las segundas entradas del conmutador 74 por  
medio de otro conmutador 86 que recibe en otras entradas  
10 el código transmitido por los hilos 31A.

Así, una vez que aparece una señal de validación  
en la salida 34, no es ya posible registrar en la forma  
que fuere en la memoria 29; por el contrario, es posible  
una lectura. La señal de validación aplicada en el conmu-  
15 tador 86, pone a éste en una posición tal, que el código  
de dirección contenido en el registro 37 es transmitido a  
la memoria 29; esto no tiene ningún efecto, salvo si apa-  
rece una señal activa en el hilo FTSTL, mientras que el  
octete en la salida de la memoria 29 es registrado en el  
20 registro 84.

Se ve, por consiguiente, que el octete de susti-  
tución a emitir en el curso de un reajuste está almacenado  
en un primer tiempo en la memoria 29 en un cierto emplaza-  
miento indicado por un código de dirección; en un segundo  
25 tiempo, este código de dirección es emitido por los hilos  
31D acompañado de un código que provoca una señal activa  
en el hilo FTSTL; por este hecho, el octete de sustitución  
es registrado en el registro 84.

30 Para efectuar estas operaciones de ajuste, se  
ha previsto un dispositivo de ajuste 86 que incluye los

1 conmutadores 52, 54, 60 y 66 ya citados. Además, incluye  
un primer registro de desplazamiento 87, cuya entrada-serie  
está unida a la salida-serie del registro 68; la entrada  
para señales de desplazamiento está unida a la salida de  
5 una puerta "Y" 88, una de cuyas entradas está unida a la  
salida del conmutador 54, y la otra a la salida de una  
puerta "O" 90; un registro tampón 92 está inserto entre  
las salidas-paralelas del registro 87 y las entradas-para-  
lelas de un registro de desplazamiento 94; los mandos de  
10 transferencia de los registros 92 y 94 están unidos,  
respectivamente, a la salida del divisor 71 y de otro divi-  
sor 95; este último es puesto a cero por una señal que  
aparece a la salida del conmutador 60.

15 La entrada para señales de desplazamiento del  
registro 94 está unida a la salida de una puerta "Y" 96,  
una de cuyas entradas está unida a la salida del conmuta-  
dor 54 y la otra a la salida de una puerta "O" 97. Una  
entrada del conmutador 54 está conectada al hilo H64KE, y  
la otra a la salida de un reloj 98, cuyas señales tienen  
20 la misma frecuencia que las que aparecen en el hilo H64KE;  
la salida del conmutador 54 está unida a la entrada de un  
divisor de frecuencias 71 por ocho, de tal manera que en  
su salida, la señal tiene la misma frecuencia que la de la  
señal transmitida por el hilo H8KE.

25 Cuando se quiere efectuar un ajuste de todos los  
octetes de señalización, aparece una señal de valor lógico  
"1" en el hilo FTST3, que está conectado a una entrada de  
dos puertas "O" 90 y 97; la señal "1" que aparece a la  
salida de estas dos puertas 90 y 97, es aplicada al mando  
30 de posición de los conmutadores 66 y 52, de tal manera que

1 - la entrada-serie del registro 50 está unida a la salida-serie del registro 68 por medio de los registros 87, 92 y 94 y del conmutador 52.

5 Por otra parte, la señal presente en el hilo FTST3 es aplicada a los mandos de posición de los conmutadores 54 y 60, de modo que las señales llevadas por los hilos H64KE y H8KE son sustituidas por las señales de salida del reloj 98 y del divisor 71. El órgano de mando puede efectuar entonces las comparaciones entre los octetes emitidos y recibidos a su nivel.

10 Cuando se quiere efectuar un ajuste de un octete determinado, su dirección es enviada, en primer lugar, a las cuatro últimas posiciones del registro 37. La señal en el hilo TST tiene el valor "1", mientras que en el hilo FTST3, la señal tiene el valor "0", como ya se ha dicho. La señal presente en el hilo TST abre dos puertas "Y" 102 y 104; las salidas de estas puertas están unidas, respectivamente, a una entrada de las puertas "O" 90 y 97. Las otras entradas de las puertas 102 y 104 están unidas, respectivamente, a la salida de los comparadores 106 y 108.

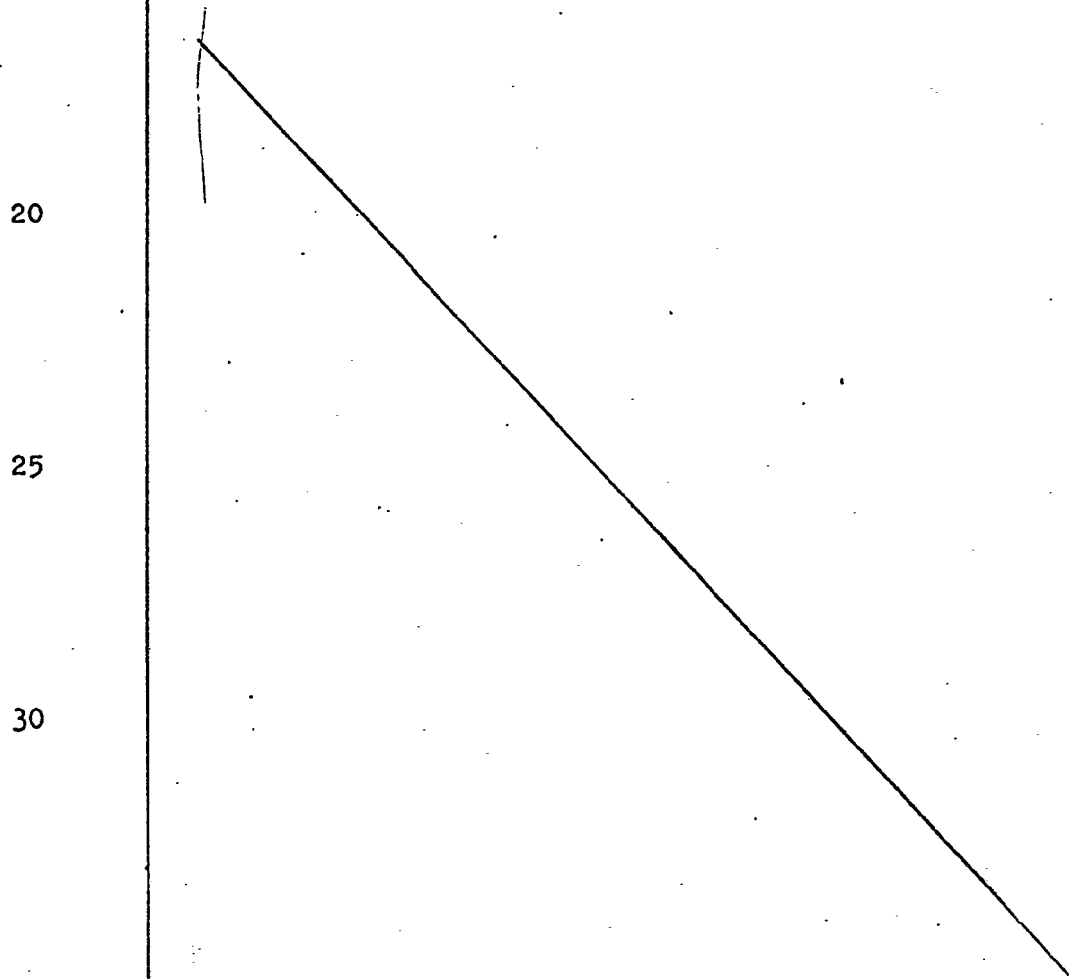
20 Cuando el contenido del contador 70 corresponde al octete a reajustar, este octete es almacenado en el registro 68 y luego, como la puerta 88 es abierta por la señal a la salida de la puerta 90, las señales de desplazamiento son aplicadas al registro 87, de tal manera que el octete está contenido en este último registro 87. Por señales de transferencia emitidas por el divisor 95, cuya salida está unida al registro 94, y por el divisor 71 cuya salida está unida al registro 92, el octete termina por estar contenido en el registro 94. Cuando hay ajuste,

30

1 aparecen por el hilo INFS los datos contenidos en el registro 85.

5 Las señales de desplazamiento no son aplicadas al registro 94 más que cuando se detecta, por medio del comparador 108, una relación entre el contenido del contador 56 y el de los últimos cuatro pasos del registro 37; la señal de valor "1" que indica esta relación, es transmitida a una entrada de la puerta 96 por medio de las puertas 104 y 97. El contenido del registro 94 es vaciado entonces y se vuelve a encontrar en el registro 50.

10 Aunque los principios del presente invento hayan sido descritos más arriba en relación con ejemplos particulares de realización, se comprenderá claramente que dicha descripción está hecha solamente a título de ejemplo y no limita el alcance del invento.



20

25

30

1

## REIVINDICACIONES

5

Los puntos de invención propia y nueva que se presentan para que sean objeto de esta solicitud de Patente de Invención en España, por VEINTE años, son los que se recogen en las reivindicaciones siguientes:

10

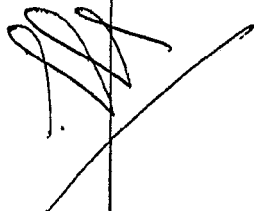
15

20

25

30

1ª.- Unidad de señalización para central telefónica, que incluye un órgano de mando, unidad destinada a cambiar informaciones de señalización procedentes de una unión para señales de impulsos codificados, denominada unión MIC, y que se presentan en forma de multipletes que son colocados en tramas y que son identificados por un código de emplazamiento para definir su lugar con relación a un multiplete de sincronización y provista de una memoria de recepción para almacenar los multipletes de señalización procedentes de la unión MIC y para hacerlos disponibles, en hilos de exploración, para el órgano de mando, de una memoria de emisión para almacenar los multipletes de señalización suministrados por hilos de distribución por el órgano de mando y para permitir su emisión en la unión MIC, caracterizada porque, para recibir multipletes de informaciones suplementarias del órgano centralizado, incluye un primer conjunto de descodificación cuyas primeras entradas están unidas a los hilos de distribución adscritos a la transmisión de los multipletes de señalización y cuyas segundas entradas están unidas a los hilos de distribución adscritos a la transmisión de códigos de emplazamiento y que suministra en su salida una señal



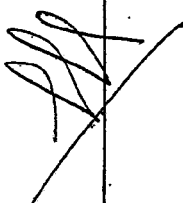
1 de validación de información suplementaria para un código  
de emplazamiento que representa el emplazamiento del multi-  
plete de sincronización y para un multiplete diferente del  
multiplete de sincronización.

5 2ª.- Unidad de señalización según la reivindica-  
ción 1ª, caracterizada porque incluye un registro que está  
destinado a almacenar el multiplete de información suple-  
mentaria y cuya entrada de carga está unida a la salida  
10 del conjunto de descodificación, mientras que la memoria  
de emisión incluye un mando de inhibición unido a la sali-  
da del conjunto de descodificación.

15 3ª.- Unidad de señalización según las reivindi-  
caciones 1ª ó 2ª, caracterizada porque incluye un disposi-  
tivo de ajuste para unir la salida de datos de la memoria  
de emisión con la entrada de datos de la memoria de recep-  
ción.

20 4ª.- Unidad de señalización según las reivindi-  
caciones 2ª ó 3ª, caracterizada porque una primera parte  
del contenido del registro destinado a almacenar el multi-  
plete de información suplementaria, está adscrita a una  
información de prueba, mientras que una segunda parte del  
contenido del registro está adscrita a una información  
relativa al multiplete a probar.

25 5ª.- Unidad de señalización según las reivindi-  
caciones 3ª y 4ª, tomadas en su conjunto, caracterizada  
porque está previsto, para descodificar la primera parte  
del contenido del registro destinado a almacenar el multi-  
plete de información suplementaria, un segundo conjunto  
de descodificación en una de cuyas salidas puede aparecer  
30 una señal de mando de ajuste total.



1                   6ª.- Unidad de señalización según las reivindi-  
caciones 3ª y 4ª tomadas en su conjunto o la reivindica-  
ción 5ª, caracterizada porque está previsto, para descodi-  
5                   ficar la primera parte del contenido del registro destina-  
do a almacenar el multiplete de información suplementaria,  
un segundo conjunto de descodificación en una de cuyas  
salidas puede aparecer una señal de mando de ajuste de un  
multiplete determinado por la segunda parte del contenido  
de dicho registro.

10                   7ª.- Unidad de señalización según las reivindi-  
caciones 3ª y 4ª tomadas en su conjunto o las reivindica-  
ciones 5ª ó 6ª, caracterizada porque está previsto, para  
descodificar la primera parte del contenido del registro  
destinado a almacenar el multiplete de información suple-  
15                   mentaria, un segundo conjunto de descodificación en una  
de cuyas salidas puede aparecer una señal de mando de  
transferencia entre la memoria de emisión y el registro  
de emisión auxiliar, registro destinado a contener un  
multiplete a emitir hacia la unión, en lugar de los multi-  
20                   pletos transmitidos por el dispositivo de ajuste.

8ª.- "UNIDAD DE SEÑALIZACION PARA CENTRAL TELEFO-  
NICA".

25                   Tal y como se ha descrito en la Memoria que ante-  
cede, representado en los dibujos que se acompañan y con  
los fines que se han especificado.

1

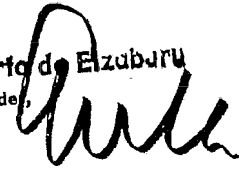
Esta memoria consta de diecisiete hojas escritas a máquina por una sola cara.

Madrid, 27.OCT.1977

P.A.

5

Alberto de Eizaburu  
Por Pedel,



10

15

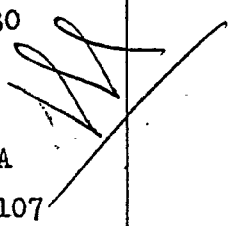
20

25

30

MSA

01107



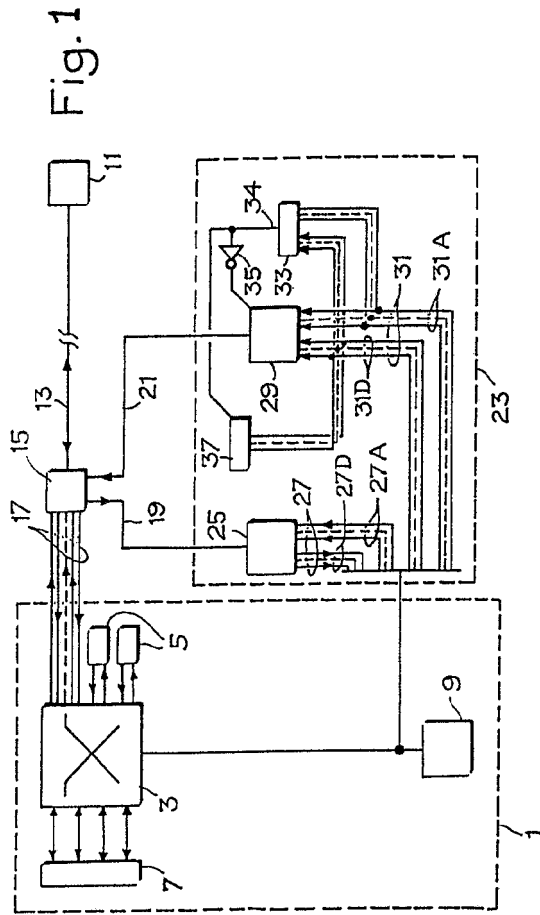


Fig. 1

IT 16	TRMO	0000	XAXX
IT 16	TRM 1	SV 1	SV16
IT 16	TRM 2	SV 2	SV17
IT 16	TRM 3	SV 3	SV18
IT 16	TRM 4	SV 4	SV19
IT 16	TRM 15	SV 15	SV30

Fig. 3

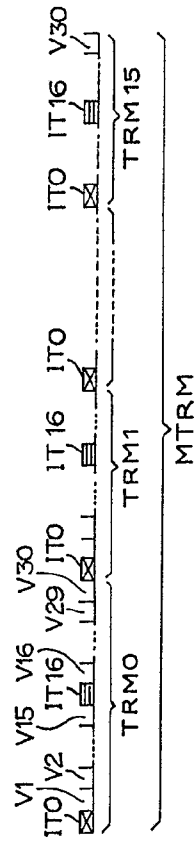
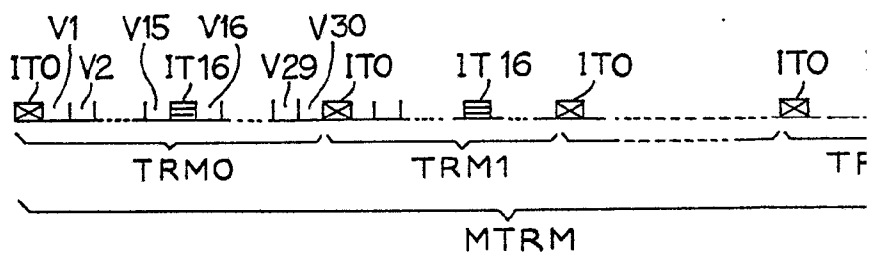
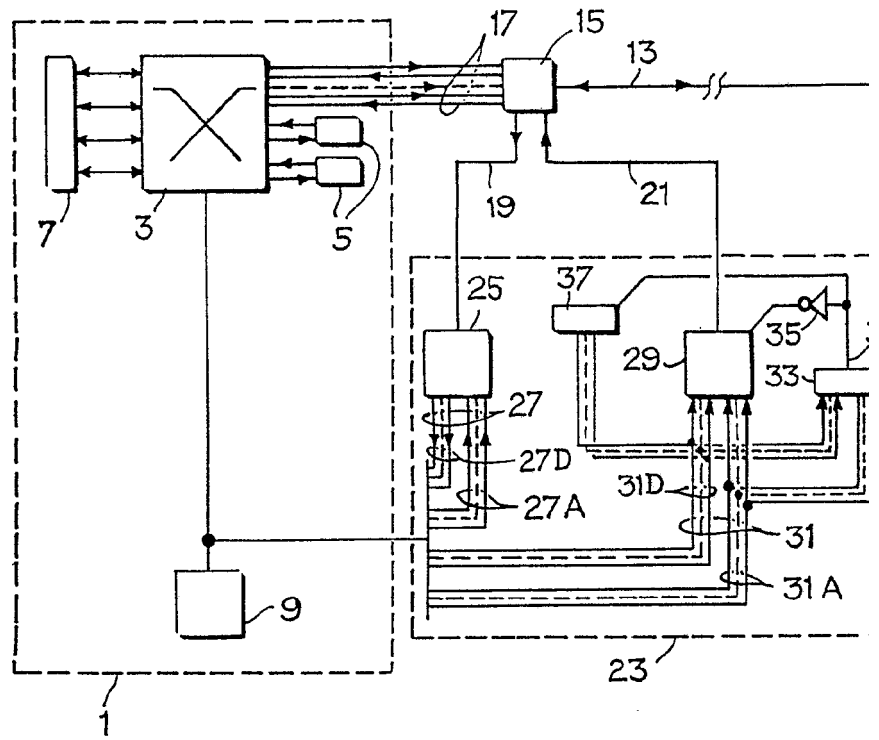


Fig. 2



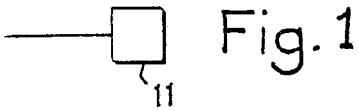
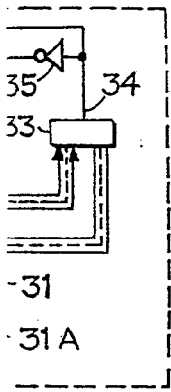


Fig. 1



IT 16	TRM0	→	0000	XAXX
IT 16	TRM1	→	SV 1	SV16
IT 16	TRM2	→	SV 2	SV17
IT 16	TRM3	→	SV 3	SV18
IT 16	TRM4	→	SV 4	SV19
IT 16	TRM15	→	SV 15	SV30

Fig. 3

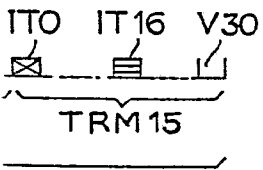


Fig. 2

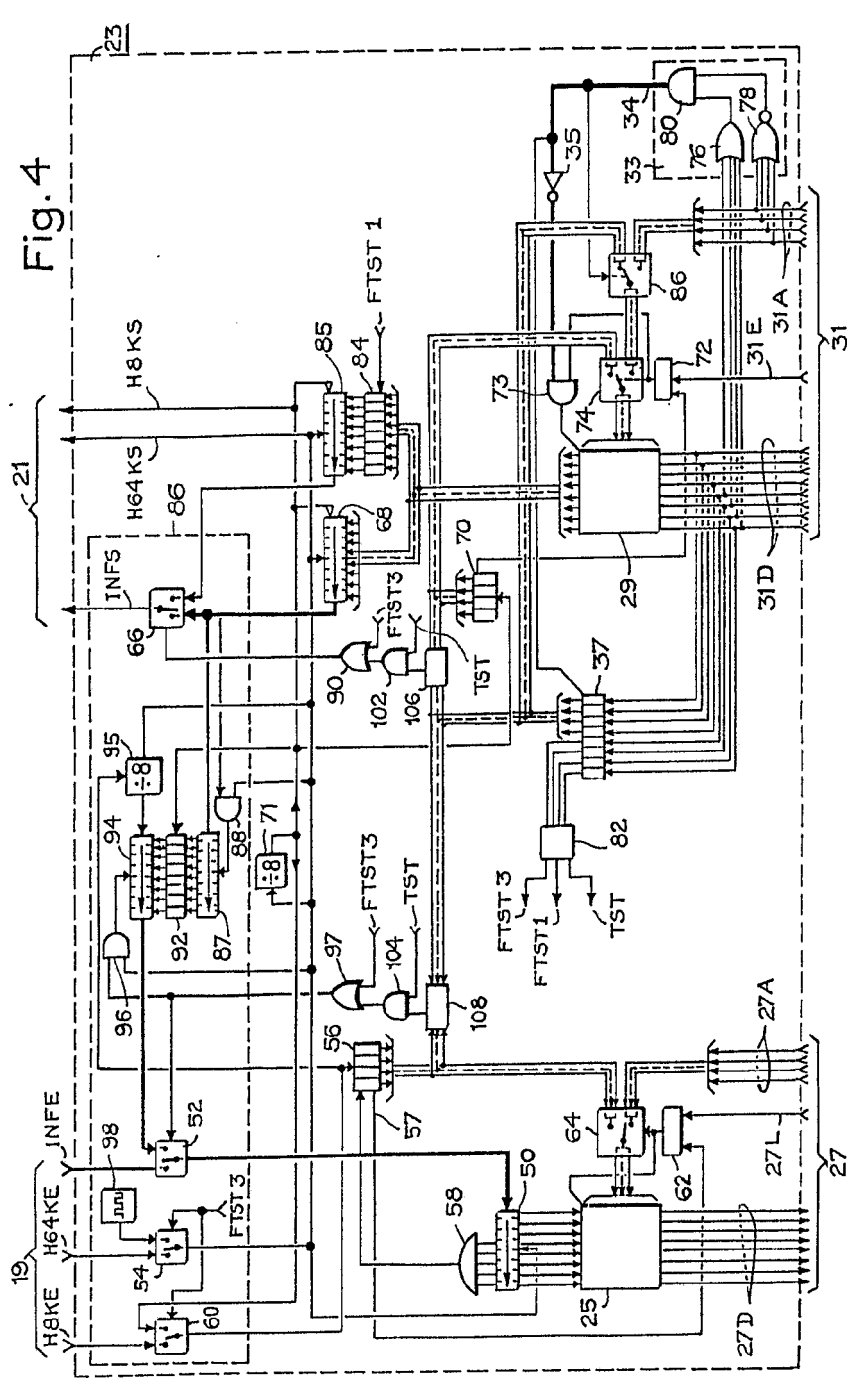
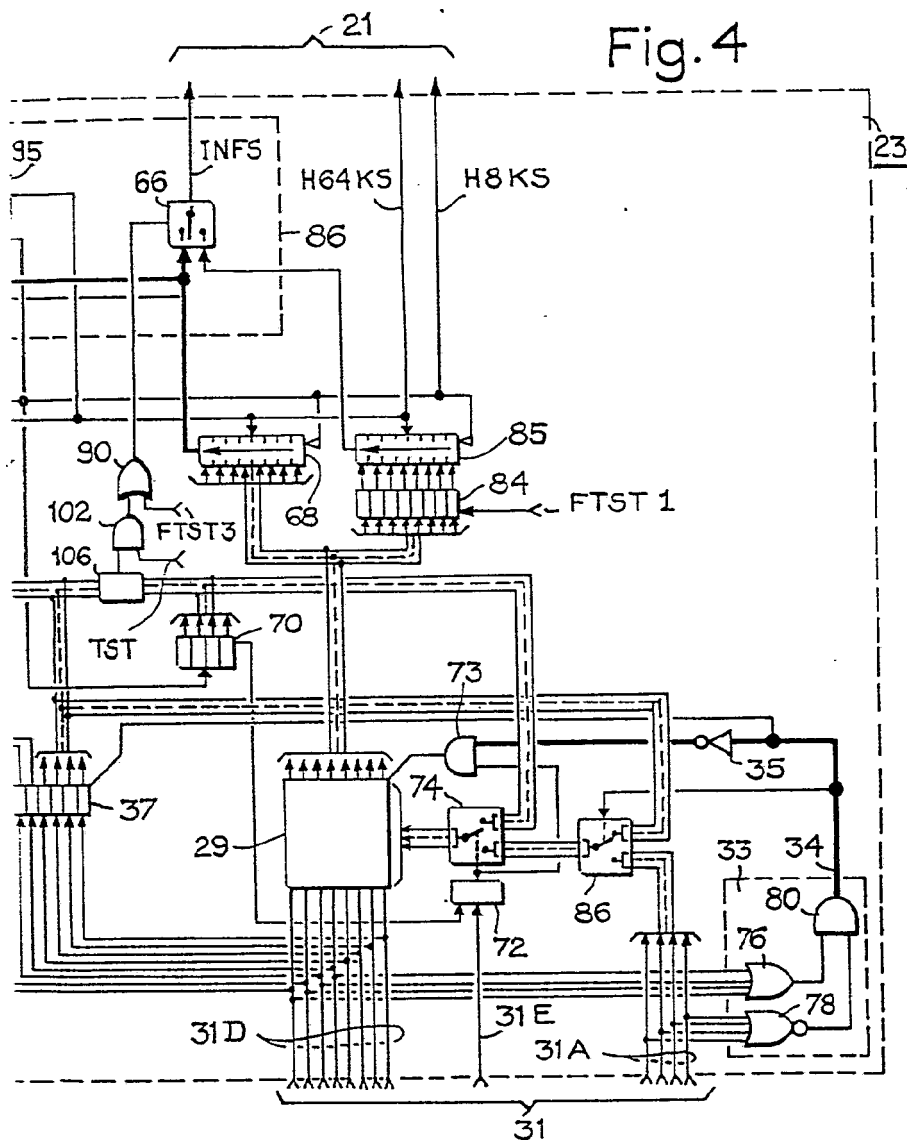


Fig. 4

*Wm*  
Per Unit



Fig. 4



Alberto de F. ...  
Per Poder,