

382771

PATENTE DE INVENCION

Case 1268



SECCION TECNICA
CLASIFICACION
CLASE <u>H 0 4</u>
SUBCLASE <u>J</u>

## Memoria Descriptiva

sobre:

Perfeccionamientos en circuitos aceptadores de un solo impulso para sistemas de comunicacion multiplex con division de tiempos.

-----

*Solicitante:* HER MAJESTY'S POSTMASTER GENERAL,  
entidad inglesa, residente en  
St. Martin's-le-Grand, Londres, E.C.1.,  
Inglaterra.

-----

Esta invencion se relaciona con circuitos aceptadores de un solo impulso para sistemas de telecomunicacion multiplex con division de tiempos y particularmente con sistemas automaticos de central telefonica multiplex con division de tiempos,

5.



como los descritos en la memoria de la copendiente solicitud de patente principal nº 361.299.

5. En los circuitos aceptadores de un solo impulso se requiere, en cada operación, que permitan al primer impulso que aparece en la entrada aparecer en la salida e inhiban la aparición en la salida de cualesquiera otros impulsos presentes en la entrada.

10. En los sistemas de circuitos conocidos que proporcionan tan función, el impulso presente en la salida se usa para inhibir la entrada, pero esto presenta la desventaja de que el final del impulso de entrada es susceptible de ser cortado. Para vencer esta desventaja, es conocido el demorar la inhibición del impulso de entrada por el de salida, pero esto hace muy crítico el circuito, siendo susceptibles los medios de demora a interferencia exterior, tal como por ejemplo capacitancia parásita.
- 15.

20. El objeto de la presente invención es vencer estas desventajas.

25. De acuerdo con la invención, un circuito aceptador de un solo impulso comprende una primera puerta dotada de una entrada y una salida, un codillo, una segunda puerta, conectándose la salida de la primera puerta como entrada a dicho codillo y como inhibición a la segunda puerta, conectándose la salida de la segunda puerta como inhibición a la primera puerta, y en el que dicho codillo se reajusta en un tiempo especificado después de la operación.

30. Seguidamente se describirá una versión

382771

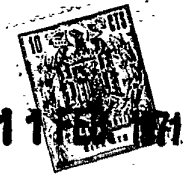


-3-

de la invención con mayor detalle y con referencia al adjunto dibujo, que es un diagrama lógico de la versión.

5. Cuando un impulso presente en el conductor de entrada aparece en la salida de la puerta G1, el borde anterior del impulso ajusta el par de puertas enclavadas G2 y G3, aplicándose también como inhibición a la puerta G4. La salida de la puerta G3 se aplica como otra entrada a la puerta G4.
10. Mientras persiste el impulso de entrada, la puerta G4 queda inhibida y por consiguiente no puede abrirse, pero cuando termina el impulso y no existe ya una salida de la puerta G1, termina la inhibición, se abre la puerta G4 y su salida se aplica para inhibir
15. la puerta G1 al objeto de evitar cualesquiera otros impulsos en la salida.
- Esta condición persiste hasta que se reajusta el par de puertas enclavadas G2 y G3.
- N O T A
20. Descrita suficientemente la naturaleza del invento, así como la manera de realizarlo en la práctica, debe hacerse constar que las disposiciones anteriormente indicadas son susceptibles de modificaciones de detalle en cuanto no alteren su principio
25. fundamental. También se hace constar que el invento corresponde a una Solicitud de Patente presentada en Inglaterra nº 56149/67 de 11 de diciembre de 1.967 acogiéndose por lo tanto, a los beneficios que conceden los Convenios Internacionales en vigor,
30. siendo lo que constituye la esencia del referido in-

382771



-4-

vento y por lo que se solicita Patente de invención por 20 años en España: PERFECCIONAMIENTOS EN CIRCUI TOS ACEPTADORES DE UN SOLO IMPULSO PARA SISTEMAS DE COMUNICACION MULTIPLEX CON DIVISION DE TIEMPOS; ca-  
5. racterizándose por lo siguiente:

10. 1ª - Perfeccionamientos en circuitos aceptadores de un solo impulso para sistemas de co- municación múltiplex con división de tiempos, carac- terizados porque dichos circuitos comprenden una primera puerta, dotada de una entrada y una salida, un codillo y una segunda puerta, conectándose la sa- lida de la primera puerta como entrada a dicho co- dillo y como inhibición a la segunda puerta, y conec- tándose la salida de la segunda puerta como inhibi- ción a la primera puerta, y porque dicho codillo se reajusta en un tiempo especificado después de la operación.

20. 2ª - Perfeccionamientos según la rei- vindicación 1ª, caracterizados porque el codillo es un par de puertas enclavadas.

25. 3ª - Perfeccionamientos en circuitos aceptadores de un solo impulso para sistemas de co- municación múltiplex con división de tiempos, tal y como queda sustancialmente descrito en la presente Memoria e ilustrado en el dibujo adjunto.

Esta Memoria consta de cuatro hojas escritas a máquina por una sola cara.

Madrid, 11 FEB. 1971

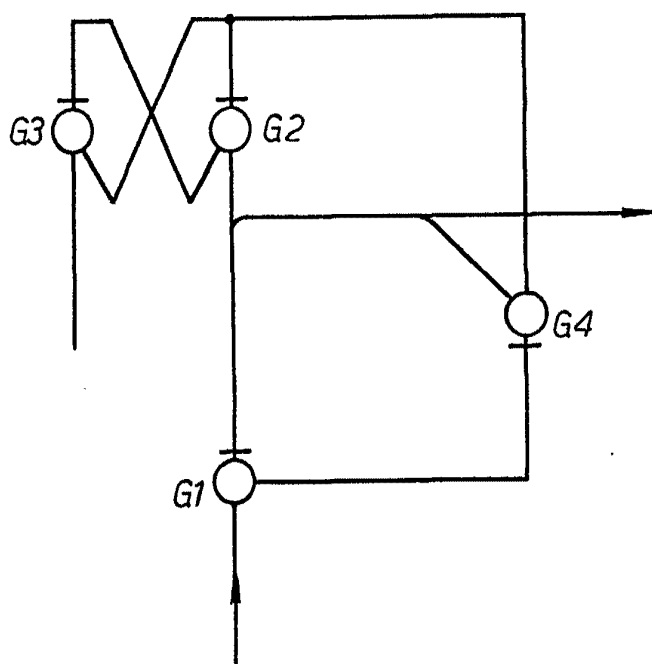
HER MAJESTY'S POSTMASTER GENERAL,

J. GOMEZ ACEBO Y MODEY  
e. n. Firmados F. Hernández Ruiz

hg

382771

ESCALA  
VARIABLE



11 FEB. 1971

Madrid

A. GÓMEZ ACEBO Y MODEY  
e. n. Firmador F. Hernández Ruiz