

16 ENE



264517

264517

P A T E N T E  
D E  
I N T R O D U C C I O N

a favor de Don José BERTRAN MARQUES, de nacionalidad española, residente en Barcelona, calle Sepúlveda, 106-108, por "CIRCUITO COMPARADOR DE IMPULSOS DE SINCRONISMO PARA RECEPTORES DE TELEVISION".

MEMORIA DESCRIPTIVA

La presente invención se refiere a un nuevo circuito comparador de los impulsos de sincronismo utilizados en los receptores de televisión para excitar el oscilador de relajación que controla la frecuencia de deflexión horizontal del haz electrónico generador de la imagen en el kinescopio.

El circuito que se describirá presenta, sobre los demás conocidos, la ventaja de una notable sencillez perfectamente compatible con la calidad de la función realizada, de manera que resulta especialmente



284517

adecuado para emplearlo en la construcción de televisores de tipo económico, por la simplificación que permite aportar a los circuitos de los mismos.

Esencialmente la invención presenta la particularidad de comprender dos diodos unidos en oposición a una de las armaduras de un condensador conectado por el otro lado a la correspondiente salida del circuito amplificador de impulsos de sincronismo, y dos resistencias, cada una de ellas conectada en paralelo con un

5.

10.

15.

diodo respectivo, estando el diodo y la resistencia de uno de los lados puestos a masa por su extremo libre, mientras que los extremos libres de los otros dos elementos están unidos en común a la salida de los impulsos comparados y a una fuente de impulsos de referencia.

Los dibujos adjuntos muestran, a título de ejemplo no limitativo del alcance de la invención, una forma esquemática de llevar a la práctica el circuito.

20.

En dichos dibujos: La figura única muestra el circuito comparador en su asociación con un amplificador de impulsos de sincronismo.

25.

El amplificador, de tipo usual, está constituido por un triodo -1- con el cátodo puesto a masa, alimentado desde el circuito separador de impulsos a través de un circuito resistencia-capacidad -2- y con el circuito anódico provisto de dos resistencias



264517

-3- y -4-, de entre las cuales se toma la línea -5- para la alimentación del comparador de impulsos destinados al control del multivibrador de mando de la frecuencia de deflexión horizontal.

5. La entrada del circuito comparador está constituida por el condensador -6-, a uno de cuyos lados está conectada la línea -5-. En el otro lado del condensador están conectados, por una parte un diodo -7- y una resistencia -8-, en paralelo entre sí y puestos a masa por sus extremos libres, y, por otra parte, un

10. segundo diodo -9- y otra resistencia -10-, asimismo conectados en paralelo y de cuyos extremos libres se toma la salida para los impulsos comparados en el borne -11-.

15. Como se aprecia en la figura los dos diodos están conectados en oposición. La distribución de corriente y tensiones en el circuito comparador descrito es obvia y de la simple observación de la figura se desprende claramente su funcionamiento, por lo que no es necesario insistir sobre este punto.

20.

De la misma manera resultan evidentes las ventajas que el nuevo sistema presenta con respecto de los conocidos, ya que, tal como se ha indicado anteriormente, sin merma apreciable de la calidad en la

25. función realizada, hace posible una notable simplificación de los elementos del televisor, con la correspondiente reducción del coste global del aparato.

Por lo demás, en el circuito descrito se po-



264517 16 EN

drá introducir las variantes de detalle y valores más adecuados para su mejor adaptación a los restantes circuitos del aparato en cada caso particular de aplicación, por quedar todo ello comprendido dentro del espíritu de las siguientes reivindicaciones.

5.

N O T A

Se reivindica como objeto de la presente patente de introducción:

10. 1. Circuito comparador de impulsos de sincronismos para receptores de televisión, caracterizado porque comprende dos diodos unidos en oposición a una de las armaduras de un condensador conectado por el otro lado a la salida del circuito amplificador de impulsos de sincronismo, y dos resistencias, cada una de ellas conectada en paralelo con un diodo respectivo, estando el diodo y la resistencia de uno de los lados puestos a masa por su extremo libre, mientras que los extremos libres de los otros dos elementos simétricos están unidos en común a la salida de los impulsos comparados y a una fuente de impulsos de referencia.
15. 20. 2. Circuito comparador de impulsos de sincronismo para receptores de televisión.

Todo ello según queda descrito y reivindicado



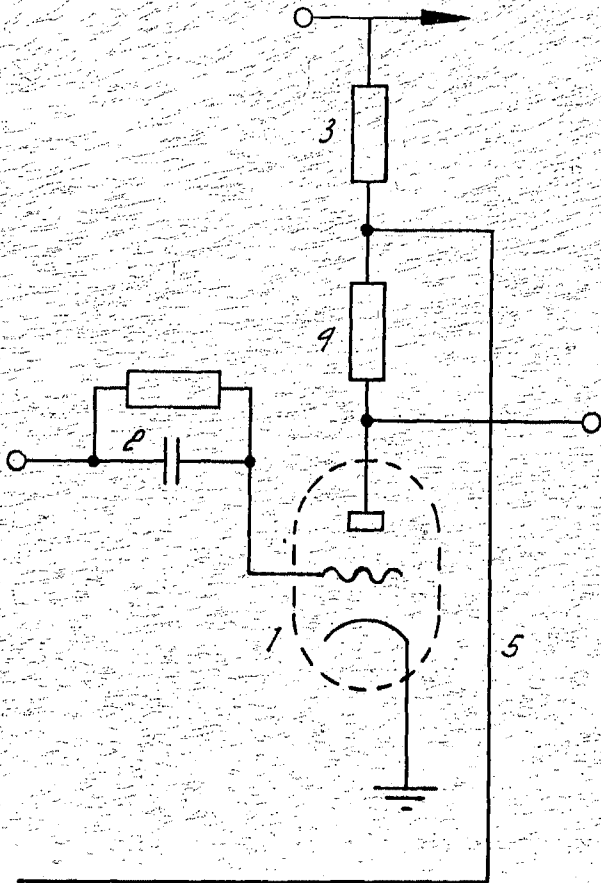
264517

en la presente memoria descriptiva que consta de cinco  
hojas foliadas, escritas a máquina por una sola cara.

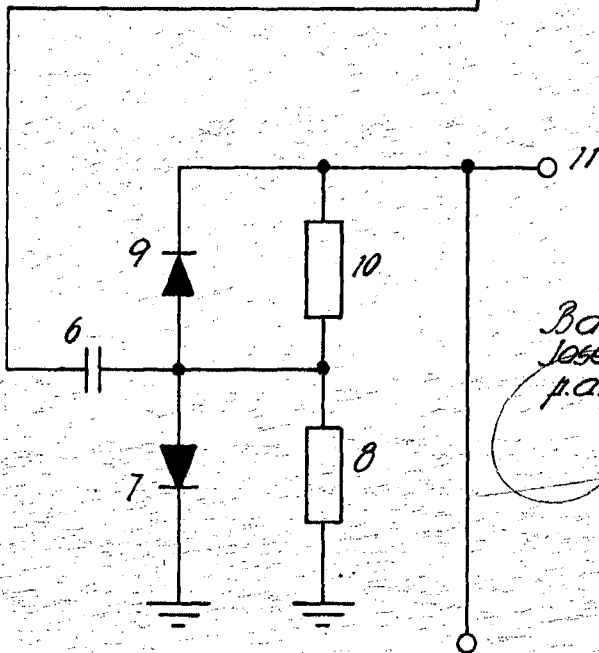
Barcelona, a 16 de enero de 1961.

José BERTRAN MARQUES

p.a.



264517



Barcelona, 16 Enero 1961  
José Bertrán Marqués  
i.a.

7540