

AÑO 1958

Expediente núm.



246348

REGISTRO DE LA PROPIEDAD INDUSTRIAL

246348

PATENTE DE INVENCIÓN

MEMORIA DESCRIPTIVA

que se acompaña a la solicitud de

una **PATENTE DE INVENCIÓN** por **VEINTE** años, en España

a favor de

N.V. PHILIPS'GLOEILAMPENFABRIEKEN, de nacionalidad
holandesa domiciliado en **Emmastraat 29, Eindhoven,**
~~señal de~~ Holanda. ~~núm.~~

por:

**DISPOSICION DE CIRCUITO PARA LIMITAR OSCILACIONES DE
SEÑALES ELECTRICAS"**

Nº 11887

Agente Sr. ELZABURU

246348

P - 17.614

PH. 14.840



- 3 ENE 1959

246348

MEMORIA DESCRIPTIVA

para solicitar

P A T E N T E D E I N V E N C I O N

en

E S P A Ñ A

por VEINTE años

a nombre de N.V. PHILIPS 'GLOEILAMPENFABRIEKEN, entidad holandesa, establecida en Ammasingel 29, Eindhoven, Holanda, por:
"DISPOSICION DE CIRCUITO PARA LIMITAR OSCILACIONES DE SEÑALES ELECTRICAS"

La presente invención se refiere a disposiciones de circuito para limitar las oscilaciones de señales eléctricas, por ejemplo para ser usadas en receptores de modulación de frecuencia (ondas ultra cortas). La invención se basa en el principio del limitador dinámico, en que la combinación serie de un
5 rectificador y una combinación paralela de capacitor-resistor que transmite la frecuencia de modulación está conectada en paralelo con un circuito resonante paralelo. En particular cuando esta disposición de circuito está diseñada para corrientes intensas, y tensiones bajas, el capacitor debería tener un valor ele-
10

246348^{-3E}



vado.

La presente invención tiene por objeto reducir el valor del capacitor y tiene la característica que las oscilaciones son suministradas a un circuito resonante paralelo que está conectado en paralelo con el paso emisor-colector de un transistor, preferentemente un transistor simétrico, y comprende una derivación central que está conectada a la base del transistor a través de una combinación paralela resistor-capacitor que es atravesada por las frecuencias de modulación.

A fin de que la invención pueda ser fácilmente llevada a la práctica, a continuación se describirá detalladamente un ejemplo con referencia al dibujo acompañado.

Las oscilaciones que deben ser limitadas son suministradas al circuito resonante paralelo 1. En paralelo con este circuito 1 está conectado el paso emisor-colector de un transistor 2, particularmente un transistor simétrico. La expresión "transistor simétrico" debe ser entendida como significando que las características del transistor permanecerían sin cambios después de un intercambio de los electrodos emisores y los electrodos colectores. El circuito 1 comprende una derivación central 3 que está conectada a la base del transistor 2 a través de la combinación paralela del resistor 4 y un capacitor 5. La constante de tiempo de la combinación paralela resistor-capacitor es tal que las frecuencias de modulación son transmitidas por esta combinación paralela.

La disposición de circuito funciona de la manera siguiente.

Una tensión que corresponde aproximadamente al promedio de la amplitud de señal es producida sobre el filtro 4, 5. Cuando la amplitud de la tensión producida sobre el circuito 1

246348

- 3



tiende a aumentar rápidamente, la tensión sobre el filtro 4,5 es incapaz de seguir este rápido aumento de tensión. Por lo tanto, durante la cresta positiva de la tensión de señal el electrodo superior del transistor 2, y durante la cresta negativa de la tensión de señal, el electrodo inferior del transistor 2 son hechos positivos con respecto a la base. Los electrodos inferior y superior respectivamente son entonces intensamente polarizados en sentido negativo debido a la tensión producida sobre el filtro 4,5 de modo que una corriente intensa pasa a través del transistor 2 y tiende a amortiguar las fluctuaciones de tensión. La calidad del circuito resonante 1, si no está conectado el transistor 2, debería ser tan elevada como sea posible a fin de que el efecto limitador fuera máximo. La corriente de amortiguamiento excede la corriente de baja frecuencia suministrada al capacitor 5 por el factor de amplificación de corriente base-colector. Esto permite dar al capacitor 5 un valor muchos más bajo que el permisible con el limitador dinámico usual.

Si fuera necesario, el transistor 2 puede ser conectado en paralelo con una parte del circuito 1, como se muestra en el dibujo, en cuyo caso, naturalmente la derivación central debería ser provista equidistante entre las conexiones al emisor y al colector del transistor 2.

Esta solicitud que corresponde a la presentada en Alemania, el 7 de enero de 1.958, bajo el número 14.531 VIIIa/21a⁴ se acoge a los beneficios del artículo 51 del vigente Estatuto sobre Propiedad Industrial.

246348



- N O T A -

Los puntos de invención propia y nueva que se presenten para que sean objeto de Patente de Invención en España por VEINTE años, son los siguientes:

5 1.º.- Disposición de circuito para limitar oscilaciones de señales eléctricas, caracterizada por el hecho de que las oscilaciones son suministradas a un circuito resonante paralelo con el que está conectado en paralelo el paso emisor-colector de un transistor, preferentemente un transistor simétrico, y que
10 comprende una derivación central que está conectada a la base del transistor a través de una combinación paralela resistor-capacitor que deja pasar las frecuencias de modulación.

15 2.º.- Disposición de circuito para limitar oscilaciones de señales eléctricas, substancialmente tal como se ha descrito con referencia al dibujo acompañado.

3.º.- Disposición de circuito para limitar oscilaciones de señales eléctricas.

20 Tal y como se ha descrito en la Memoria que antecede representado en el dibujo que se acompaña y con los fines que se han especificado.

Esta Memoria consta de cuatro hojas escritas a máquina por una sola de sus caras.

Madrid. - 3 ENO 1959

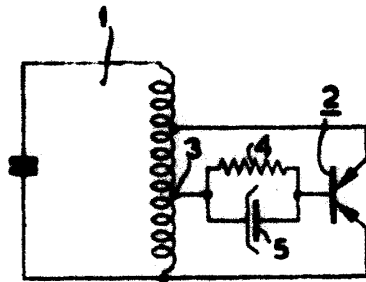
P.A.

Alberto de Eizaga
Patentes

- 3 FNF



246348



Handwritten signature